**Лабораторная работа №5.**

**ЭЛЕКТРОННЫЕ УСТРОЙСТВА НА ОПЕРАЦИОННЫХ УСИЛИТЕЛЯХ.**

**1.Цель работы.**

Изучение принципа работы операционных усилителях и исследование характеристик устройств на их основе: инвертирующего уси­ли­те­ля, интегратора, дифференциатора и избирательного усилителя.

**2.Приборы и принадлежности.**

1). ПК с установленным ПО National Instruments.

2). NI ELVIS II.

**3.Теоретические сведения.**

*1. НАЗНАЧЕНИЕ И УСЛОВНОЕ ОБОЗНАЧЕНИЕ ОУ.*

*Операционный усилитель* (ОУ) – это малогабаритный (в интегральном исполнении отечественных серий К140, К544, К553, КР1040УД, КР1435 и др. и импортных серий AD8041, OP275, LM339 и др.) многокаскадный уси­­литель постоянного тока с непосредственными связями между каскадами и большим коэффициентом усиления.

 Операционные усилители предназначены как для усиления электрических сигналов, так и для осуществления различных операций над сигналами: сложение, вычитание, интегрирование, логарифмирование и др. Кроме этого, операционные усилители часто используют при конструировании компараторов, генераторов гармонических колебаний и сигналов различной формы, избирательных усилителей и дру­гих устройств. Такие усилители имеют симметричный дифференциальный высокоомный вход, высокий коэффициент усиления, низкоомный (сравнительно мощный) выход и сконструированы таким образом, что к ним могут быть подключены различные корректирующие цепи и цепи обратной связи.

*+Un*

Функциональная схема типового ОУ представлена на рис. 5.1, *а*, а его условное обозначение – на рис 5.1, *б*. Входной дифференциальный каскад ОУ, обычно реализуемый на полевых транзисторах, обеспечивает высокое входное сопротивление. Выходным каскадом является двухтактный усилитель мощности с низким выходным сопротивлением (эмиттерный повторитель). В настоящее время ОУ проектируют по двухкаскадной схеме.

*Входы*

*ДУ*

*УН*

*ЭП*

*uвх*

*uвых*

 *ДУ – дифференциальный усилитель*

*УН – промежуточный усилитель*

*ЭП – эмиттерный повторитель*

*а*)

*-Un*

*И*

*б*)

Рис. 5.1

*Выход*

∞

*Н*

Операционный усилитель имеет два входа: инвертирующий (*И*) и неинвертирующий (*Н*). Их название связано с тем, что в первом случае выходное напряжение находится в противофазе с входным, а во втором случае – в фазе с входным напряжением. Для питания ОУ обычно используют два разнополярных источника питания *+Un*и *−Un* или один биполярный источник, а его среднюю точку соединяют с общей шиной (заземляют), относительно которой измеряются напряжения *+Un*и *−Un*, равные . Для получения нужных свойств к дополнительным выводам ОУ под­­­ключают звенья обратной связи.

*2. ХАРАКТЕРИСТИКИ И ПАРАМЕТРЫ ОУ.*

Без обратных связей ОУ не применяется из-за его большого коэффициента усиления (для идеального ОУ *Ku*= ∞; *Rвх* = ∞; *Rвых*= 0 и бесконечная полоса частот усиливаемого сигнала), вследствие чего даже незначительная асимметрия плеч входного дифференциального усилителя или весьма малое входное напряжение могут привести к насыщению ОУ (формированию на выходе ОУ напряжения, близкого по уровню к напряжению питания) и его неспособности обрабатывать входные сигналы.

Подключив звено отрицательной обратной связи (ООС), состоящее из двух резисторов (делителя), например, *Roc*≈ 200 кОм и *R*1 ≈ 5 кОм между выходом и инвертирующим входом и соединив вход *Н* с общей точкой, по­лучим инвертирующий усилитель (рис. 5.2, *а*) с фиксированным коэффициентом усиления, амплитудная характеристика которого  изображена на рис. 5.2, *б*, на которой напряжение смещения *Uсм* = *Uвых.*0/*Ku.oc* (при *uвых* = 0) есть приведенный к входу ОУ дрейф нуля *Uвых.*0 при *Uвх* = 0 от всех дестабилизирующих факторов.

*Н*

**

∞

*uвых*

*Rос*

*R*1

*uвх*

*uвх*

*uвых*

0

*а*)

*б*)

**

∞

*uвых*

*Rос*

*uвх*

*uвых*

*uвх*

0

*в*)

*г*)

Рис. 5.2

*Н*

*Uсм*

*Uсм*

Схема неинвертирующего усилителя и его амплитудная характеристика представлены на рис. 5.2, *в*, *г*.

Основными параметрами ОУ с ООС являются:

• коэффициент усиления напряжения *Ku*.*ос*= *Δuвых*/*Δuвх*, где *Δuвх* – разность потенциалов между входными выводами, и не зависит от коэффициента усиления самого ОУ (*Ku* = 105…106). Для инвертирующего ОУ c ООС *Ku*.*ос*приближенно определяется отношением соп­ротив­лений резисторов *Roc* и *R*1 звена ООС по напряжению, т. е. *Ku*.*ос*≈ *− Roc*/*R*1.

Коэффициент усиления неинвертирующего усилителя (см. рис. 5.2, *в*) **.

Максимальное значение напряжения, при котором нелинейные искаже­ния пренебрежительно малы,  т. е. меньше напряжения питания *Un* на 0,5 …3 В в зависимости от уровня *Uп*;

• входное сопротивление для разностного сигнала между входами ОУ на низкой частоте *Rвх* ≈ 103 …107 Ом;

• выходное сопротивление *Rвых* < 100Ом;

• входное напряжение смещения нуля *Uсм* (единицы милливольт) *−* дифференциальное напряжение, которое нужно приложить между входами ОУ, чтобы его выходное напряжение в отсутствие входных сигналов стало равно нулю;

• частота среза *fв*, соответствующая спаду АЧХ ОУ на 3 дБ;

• частота единичного усиления *f*1 (достигает сотен мегагерц), т. е. частота, при которой *Ku* = 1;

• скорость нарастания выходного напряжения(*v* ≈ 1…100 В/мкс) при подаче ступенчатого напряжения на вход и коротком замыкании выхода на инвертирующий вход;

• время установления выходного напряжения (*tуст*= 0,05…2 мкс) от 0,1 до 0,9 своего установившегося значения.

Одним из важных достоинств ОУ является подавление (ослабление) синфазного сигнала *uвх*.*сф =* (*uвх*1 + *uвх*2)/2, соответствующего равным по значению и одинаковым по знаку напряжениям, приложенным к обоим входам. Коэффициентом ослабления синфазного сигнала

*Кос.сф* = 20lg(*Кu.oc*/*Kсф*) = 60…120 дБ,

где *Кu.oc* − коэффициент усиления напряжения *uвх*.*сф*, приложенного между входными выводами ОУ, т. е. разностного напряжения *Δu* = *uвх*1 − *uвх*2;  *Kсф* = *uвых*.*сф*/*uвх*.*сф* − коэффициент усиления напряжения *uвх*.*сф*, приложенного между общей шиной и каждым входом ОУ. Чем больше *Кос.сф*, тем меньшую разность входных сигналов сможет различить ОУ на фоне большого синфазного напряжения.

Формирование напряжения на выходе ОУ в отсутствие входных сигналов (*дрейф нуля*) обусловлено неполной идентичностью напряжений эмиттерных переходов транзисторов входного дифференциального усилителя, изменением температуры окружающей среды, параметров источников питания, старением активных элементов схемы и т. п. Введением внешних цепей коррекции (балансировки), подключаемых к специально предусмотренным для этой цели выводам ОУ, можно компенсировать погрешности, обусловленные действием всех перечисленных выше дестабилизирующих факторов, приводящих к дрейфу нуля.

*3. ФУНКЦИОНАЛЬНЫЕ УЗЛЫ НА ОСНОВЕ ОУ*

На основе ОУ строят функциональные узлы для выполнения различных математических операций (рис. 5.4): повторитель (а), выходной сигнал которого практически равен входному, интегратор (б), выходной сигнал которого пропорционален интегралу по времени от его входного сигнала, дифференциатор (в), выходной сигнал которого пропорционален производной от его входного сигнала, избирательный усилитель (г), усиливающий входной сигнал в узкой полосе частот, сумматор (д), выходное напряжение которого равно инвертированной сумме входных напряжений, и др.

Параметры компонентов схемы определяют из условия получения приемлемой точности выполнения операций. Например, для уменьшения оши­б­ки интегрирования и влияния входного тока и напряжения смещения параллельно конденсатору С интегратора (см. рис. 5.4, б) подключают резистор, сопротивление которого значительно больше сопротивления R1.

С той же целью в дифференциаторе последовательно с конденсатором С (см. рис. 5.4, в) включают резистор. Кроме того, при моделировании процессов интегрирования и дифференцирования входных сигналов (импульсов), исходя из свойств ОУ и скорости изменения входных импульсов, определяют допустимую максимальную длительность вхо­д­ного сигнала для интегратора и минимальную для дифференциатора.

*R*

*R*1

**∞**

*uвых*

 *uвых ≈ uвх*

*а*)

**∞**

*C*

 *uвх*

 *uвых*

**

*б*)

**∞**

*C*

 *uвх*

*uвых*

**

*в*)

**∞**

**

*г*)

*Rос*

*u*1

*u*2

*u*3

*R*1

*R*1

*R*1

*uвх*

Рис. 5.4

**∞**

*Coc*

 *uвх*

 *uвых*

*R*1

*Roc*

*C*1

*д*)

*uвых*

Диапазон интегрирования реального интегратора ограничен снизу частотой сигнала ωсн = 1/RC(Кu + 1), а сверху частотой ωсв = (Кu + 1)/τoу, где τoу – постоянная времени ОУ, а допустимое максимальное время интегрирования tи.max << τ = RC. При этом в интеграторе должны быть введены внешние цепи принудительного его обнуления, так как выходное напряжение интегратора равно

uвых = ,

где Uвх.0 – значение напряжения на зажимах конденсатора в момент начала новой волны интегрирования периодического сигнала.

На практике при интегрировании выбирают постоянную времени звена обратной связи τ = RC, по крайней мере, в 10…100 раз больше длительности входного сигнала, а при дифференцировании её выбирают в 10…100 раз меньше длительности нарастания фронта входного сигнала и, тем более, существенно меньше его длительности.

*3. ПАРАМЕТРЫ ОУ ТИПА АD846.*

В библиотеке MS10 имеются линейные и нелинейные модели операционных усилителей с тремя, пятью и более выводами для подключения источников напряжения, входных и выходного сигналов, цепей обратной связи и корректиру­ющих цепей. Для проведения исследований выбираем модель ши­рокополосного операционного усилителя **AD846** фирмы-изгото­ви­теля Ana­log Devices и модель **LM74**1 фирмы National Semiconductor Products.

 Для питания указанного типа ОУ требуется небольшой ток, при этом обе­спечивается вы­сокое значение произведения коэффициента усиления на ширину полосы пропускания *KuΔf* и высокая скорость нарастания выходного напряжения. Поэтому их можно рекомендовать к использованию в качестве бы­стродействующих интеграторов, цифро-ана­ло­го­вых преобразователей, в схемах других устройств, требующих небольшого напряжения сме­щения и небольшого дрейфа этого напряжения, большого входного сопротивления, высокой скорости нарастания и широкой полосы пропускания сигнала.

**4.Экспериментальная часть.**

**Задание 1**. **Инвертирующий усилитель .Запустить лабораторный комплекс** Labworks и среду МS10 (щёлкнув мышью **на команде Эксперимент меню комплекса** Labworks)**.** **Собрать на рабочем поле среды MS10 схему для испытания *инвертирующего усилителя* на ОУ (рис. 5.5),** **ознакомиться** с методикой расчёта параметров элементов схемы и **установить** их в диалоговых окнах компонентов. **Скопировать** схему (рис. 5.5) на страницу отчёта. 

Рис. 5.5

**1.1**. Инвертирующий уси­литель (рис. 5.5) собран на ОУ типа **AD846**, параметры которого приведены на рис. 5.3.Входное напряжение от источников постоянного напряжения **Е1**, прямоугольных импульсов **Е2,** синусоидального напряжения **Е3** пос­ред­ством выключателей (ключей) **А**, **В** и **С** подаётся на инвертирующий вход ОУ через резистор **R1**, сопротивление *R*1 = 10 кОм которого, в основном, опре­деляет значение входного сопротивления усилителя, т. е. *Rвх* ≈ *R*1 = 10 кОм. С помощью потенциометра **Roc** с сопротивлением *Rос* = 500 кОм обеспечивается отрицательная параллельная обратная связь по напряжению.

При *Rос=* 500 кОм коэффициент усиления по напряжению



Для устранения различия сопротивлений на входах ОУ и ослабления синфазного сигнала в цепь неинвертирующего входа включен резистор **R2** с сопротивлением 

При большом коэффициенте ОУ *Кu* = 500000 выходное сопротивление смоделированной схемы близко к нулю, т. е.



 Поскольку сопротивление нагрузки для ОУ, как правило, должно быть не менее 2 кОм, выбираем резистор **R3** с сопротивлением *R*3 = 2 кОм.

**1.2**. **Снять** и **построить** амплитудную характеристику ОУ *uвых* = *f*(*uвх*), **определить** по ней коэффициент усиления *Ku.ос = Δuвых*/*Δuвх*, **сравнить** их с расчётными значениями. С этой целью **замкнуть** ключ **С** и, ступенчато (с интервалом в 50 мВ) изменяя ЭДС *Е*2 = *Uвх* источника постоянного напряжения  **E3** в границах −300 мВ … 0 … 300 мВ, **заносить** показания прибора **V1** в составленную таблицу.

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| *uвх* |  |  |  |  |  |  |  |  |  |
| *uвых* |  |  |  |  |  |  |  |  |  |

**Задание 2**.**Неинвертирующий усилитель. Запустить лабораторный комплекс** Labworks и среду МS10 (щёлкнув мышью **на команде Эксперимент меню комплекса** Labworks)**.** **Собрать на рабочем поле среды MS10 схему для испытания *неинвертирующего усилителя* на ОУ (рис. 5.6),** **ознакомиться** с методикой расчёта параметров элементов схемы и **установить** их в диалоговых окнах компонентов. **Скопировать** схему (рис. 5.6) на страницу отчёта.



Рис. 5.6.

**1.2**. **Снять** и **построить** амплитудную характеристику ОУ *uвых* = *f*(*uвх*), **определить** по ней коэффициент усиления *Ku.ос = Δuвых*/*Δuвх*, **сравнить** их с расчётными значениями. С этой целью **замкнуть** ключ **С** и, ступенчато (с интервалом в 50 мВ) изменяя ЭДС *Е*2 = *Uвх* источника постоянного напряжения  **E3** в границах −300 мВ … 0 … 300 мВ, **заносить** показания прибора **V1** в составленную таблицу.

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| *uвх* |  |  |  |  |  |  |  |  |  |
| *uвых* |  |  |  |  |  |  |  |  |  |

**Задание 3.** **Собрать на рабочем поле среды MS10 схему (рис. 5.8)** **для испытания *интегратора* (код 110 состояния ключей А, В и С: цифра 1 – ключ замкнут, цифра 0 – ключ разомкнут), *дифференциатора* (код ключей 001) и *избирательного усилителя* (код ключей 011) на ОУ типа LM741** (*Ku* = 2⋅105) **и задать** в диалоговых окнах параметры элементов схемы.

Рис. 5.8

**Скопировать** схему (рис. 5.8) на страницу отчёта.

**2.1**. На вход *интегратора* (см. рис. 5.8, код 110) **подать** периодический сигнал *uвх* прямоугольной формы c амплитудой *U* = 20 мВ и длительностью импульса *tи* = 0,01*Т* = 0,1 мс, где период *Т* = 1/*f* = 1/100 = 0,01 с, который формируется *функциональным генератором* **XFG1** после установки в его диалоговом окне (см. рис. 5.9, справа) амплитуды (**Amp­­litude)** *Uвх* = = 10 мВ, частоты (**Frequency**) *f* = 1200 Гц, длительности (**Duty Cycle**) положительной полуволны меандра в пределах периода *Т*, равной 1 %, и смещения (**Offset**) 10 мВ сигнала по вертикали от нулевого уровня.

**Выбрать** режим работы (коэффициенты усиления входного и выходного каналов и необходимую длительность развертки во времени) в диалоговом окне осциллографа **XSC1** и **измерить** при *t* = *tи* уровень практически линейно нарастающего сигнала *uвых* на выходе интегратора (см. рис. 25.9).

**Сравнить** полученное значение напряжения *Uвых* со значением *Uвых* для идеального интегратора, равного

 *Uвых*= − *Uвхtи*/(*R*1*Coc*) = − 10⋅10-3⋅10-4/(104⋅10-9) = − 0,2 В.

**Скопировать** (зарисовать) осциллограммы входного и выходного сигналов (см. рис. 25.9) на страницу отчёта.

**Примечание**. Для наглядности на рис. 5.9 фаза выходного сигнала *uвых* с помощью кнопки осциллографа, расположенной в нижней строчке установки режимов его работы, изменена на 180°.

Рис. 5.9

**2.2**. **Установить** параметры функционального генератора **XFG1** (см. рис. 5.10, справа), сопротивления резисторов: *R*1 = 5 кОм, *Rос* = 100 кОм, ёмкость конденсатора *С*1 = 2 нФ и **подать** на вход *дифференциатора* (см. рис. 5.8, код 001) сформированный генератором симметричный треугольный сигнал с амплитудой *U* = 0,5 В и периодом *Т* = 5 мс. **Измерить** с помощью осциллографа амплитуду выходного сигнала *uвых*практически пря­мо­угольной формы (рис. 5.10) и сравнить её значение с расчётным зна­­чением для идеального дифференциатора по времени

*Uвых*= *− RocC*1*Uвх*/*tи* = *−* 105⋅2⋅10-9⋅1/25⋅10-4 = *−* 80 мВ.

**Скопировать** (зарисовать) осциллограммы входного и выходного сигналов (см. рис. 5.10) на страницу отчёта.

**2.3**. **Установить** в диалоговом окне функционального генератора **XFG1** (см. рис. 5.10, справа) амплитуду напряжения 10 мВ и режим работы − "сину­со­идальное напряжение"; сопротивления резисторов *R*1 = 10 кОм и *Rос* = 500 кОм, ёмкость конденсаторов *С*1 = *Сос* = 1 нФ и **подать** на вход *избирательного RC-усили­теля* с интегродифференцирующей обратной свя­зью (см. рис. 5.8, код 001) сформированный генератором синусоидальный сигнал. В диалоговом окне плоттера **XBP1** (рис. 25,11, справа) **задать** границы верхней и нижней частот моделирования АЧХ усилителя: *fв* = 20 кГц, *fн* = 200 Гц, границы уровней коэффициента усиления (30 и 0), логари­ф­ми­че­скую шкалу для частот и линейную для АЧХ.

Рис.. 5.10

**Измерить** с помощью визирной линии в окне плоттера максимальный коэффициент усиления на квазирезонансной частоте

 .

Расчётное значение



**Определить** полосу пропускания избирательного усилителя на уровне 0,707*Кu.max*.

Рис. 5.11

**Скопировать** график АЧХ избирательного усилителя (см. рис. 5.11) на страницу отчёта.

**Содержание отчета.**

1. Наименование и цель работы.

2. Перечень приборов, использованных в экспериментах, с их крат­кими характеристиками.

3. Изображения электрических схем испытания неинвертирующего уси­­лителя на ОУ, и обобщённой схемы испытания интегратора, дифферен­циатора и избирательного усилителя на ОУ.

4. Осциллограммы входных и выходных сигналов и графики амплитудных и частотных характеристик устройств на ОУ.

5. Выводы по работе.

**5.Вопросы для проверки знаний.**

**1**. Укажите, какие **каскады** усиления входят в состав ОУ?

 3…4 усилителя напряжения на полевых транзисторах с общим истоком и с непосредственной связью между каскадами

 Только дифференциальные каскады усиления напряжения

 На входе – дифференциальный усилитель, затем промежуточные усилители, а на выходе − двухтактный усилитель мощности, выполненный на комплементарных транзисторах, работающих в режиме эмиттерных повторителей

 Только каскады усилителей мощности

**2**. Укажите **значения дифференциального** и **синфазного** сигналов при подаче на инвертирующий вход ОУ напряжения *uвх*1 = 0,545 В, а на неинвертирующий − напряжения *uвх*2 = 0,541 В.

 *а*) *дифференциальный сигнал*:

5 мВ 4 мВ 3 мВ 2 мВ

 *б*) *синфазный сигнал*:

0,541 В 1,086 В 0,545 В 0,543 В

**3**. Укажите **коэффициенты** **усиления** *Кu.ос* ОУ при *R*1 = 10 кОм, *Rос* = 490 кОм и коэффициенте ОУ *Кu* = 105:

 *а*) *инвертирующего ОУ*:

49 50 4900 5000

 *б*) *неинвертирующего ОУ*:

49 50 4900 5000

**4**. Укажите **выходное напряжение** *uвых* инвертирующего ОУ при *R*1 = 10 кОм и  *Rос* = 500 кОм, если входное дифференциальное напряжение *uвх* **=** 4 мВ.

 +0,4 В +0,2 В −0,4 В −0,2 В

**5**. Укажите, с помощью каких **средств и приёмов** обеспечивается нулевое напряжение на выхо­де ОУ в отсутствие входных сигналов?

 Поддерживается рабочая температура, указанная фирмой-изготови­телем ОУ

 Используется двухполярный и симметричный источник питания, например, ± 15 В

 В современных ОУ в отсутствие входных сигналов выходной сигнал всегда равен нулю и не требуются специальные приёмы коррекции его работы

 Снабжают ОУ специальными звеньями, позволяющими путём регулировки устранить воздействие напряжения смещения нуля

 Длительной предварительной "тренировкой" работы ОУ

**6**. Укажите, почему АЧХ ОУ **не имеет завала** в области низких частот?

 В ОУ отсутствуют разделительные конденсаторы между каскадами

 Они изготовлены на комплементарных транзисторах, обеспечивающих иден­­тичность плеч дифференциального усилителя

 В них введены корректирующие звенья, автоматически поддерживающие неизменным коэффициент усиления по напряжению в диапазоне частот от нуля до частоты среза

 Вследствие глубокой отрицательной обратной связи по напряжению и току

**7**. Укажите **основную причину**, почему ОУ без обратных связей непосредственно в качестве усилителя не применяется?

 Низкий и не стабильный коэффициент усиления *Кu* даже у одного типа ОУ

 Отсутствие возможности задать коэффициент *Кu*

 Высокий коэффициент усиления и, как следствие, высокая чувствительность ОУ, которая приводит к его насыщению и неспособности обрабатывать входные сигналы

 Наличие дифференциального каскада в схеме ОУ

 Требуемый высокий уровень (≥ 1 В) входного разностного сигнала

**8**. Укажите, в устройствах на ОУ всегда ли формируется **инверсный** выходной сигнал?

 Да Нет

**9.** Укажите **соотношение** между входным и выходным сопротивлениями неинвертирующего ОУ.

  *Rвх* ≈ *Rвых* *Rвх* = *Rвых* = ∞ *Rвх* << *Rвых* *Rвх* >> *Rвых*

**10**. Укажите **соотношение** между длительностью *tи* входного импульса и постоянной времени *τ*  = *RC* звена ООС по напряжению ОУ.

 *а*) *в интеграторе*:

 *tи = τ tи > τ tи < τ tи = τ* 2

 *б*) *в дифференциаторе*:

 *tи = τ tи > τ tи < τ tи = τ* 2

**11**. Укажите квазирезонансную **частоту** *f*0 избирательного усилителя (см. рис. 25.8) при *R*1 = *Rос*= 10 кОм и *С*1 = *Сос* = 4 нФ.

 16 кГц 12 кГц 8 кГц 4 кГц

 **12**. Укажите, **велико ли напряжение** между входами ОУ при его работе в режиме линейного усиления?

 Практически равно нулю

 Велико, более 1 В

 Диапазон входного напряжения зависит от типа ОУ

 *uвх* ≥ *Uп* /2, где *Uп* − напряжение питания ОУ

 *uвх = Uп*/*Кu.ос*

**13.** Укажите, какую **форму** приобретает выходной сигнал инвертирующего ОУ при значительном увеличении входного синусоидального напряжения?

 Биполярные полуволны, близкие к треугольной форме

 Биполярные полуволны, близкие к трапециидальной форме

 В виде прямоугольной волны

 Остаётся синусоидальной

**14**. Укажите принципиальное **отличие** дифференциального операционного усилителя от дифференциального каскада.

 Дифференциальный ОУ более чувствителен к внешним синфазным помехам

 Дифференциальный ОУ охвачен внешней ООС и предусматривает обязательное использование обоих входов

 У дифференциального ОУ малое входное сопротивление

 У дифференциального ОУ нет необходимости обеспечивать одинаковые коэффициенты передачи от обоих входов

**15**. Укажите главный **недостаток** инвертирующего ОУ.

 Невысокое входное сопротивление

 Высокое выходное сопротивление

 Невозможно задать необходимый коэффициент усиления

 Добавление входной синфазной помехи к выходному сигналу